(19) 대한민국특허청(KR) (12) 공개특허공보(A)

(51) Int. CI. GOSF 13/14

(11) 공개번호 **52001-007,5581**

(43) 공개일자 2001년08월09일

(21), 출원번호 10-2001-7004260 (22) 출원일자 2001년 04월 03일 2001년 04월 03일 번역문제출일자

(86) 국제출원번호 (86) 국제출원출원일자 PCT/JP2000/05241 2000년 08월 04일

(87) 국제공개번호 (87) 국제공개일자

WO 2001/11475 2001년 02월 15일

(81) 지정국

국내특허 (오스트레일리아 캐나다 중국 대한민국 미국 싱가포르 타 유럽특허 : 오스트리아 벨기에 스위스 독일 덴마크 스페인 프랑스 영 국 그리스 아일랜드 이탈리아 룩셈부르크 모나코 네덜란드 포르투칼 스웨덴 핀랜드 사이프러스

(30) 유선권주장 (71) 출원인

1999-224701 1999년08월06일 일본(JP) 엔티티 도꼬모 인코퍼레이티드

일본 도교도 처요다쿠 나가타초 2초메 11-1

(72) 발명자

우치조노하더오

일본국가나기와켄기와사키서기와사키쿠오다4-23-9-201

CHIMIOIXI

일본국가나가와켄요코스카시히카리노오카6-1-201

(74) 대리인

한양특허법인, 박정서

台州君子 : 있음

(54) 범용 직렬 버스 인터코이스를 구비한 전자기기

00

이동기(1)는, USB를 통해 정보를 교환하기 위한 하나 이상의 엔드포인트에 의해 구성되는 인터페이스를 하나 이상 구비한 USB 송수산부(3), 장기 USB 송수산부를 통해 호스트 컴퓨터(2)와 정보를 교환하는 하나 이상의 논리 디바이스(61~65), 및 하나 이상의 논리 디바이스의 기능을 사용할 때 해당 논리 디바이스와 상기 호스트 컴퓨터(2)간의 정보 교환에 필요한 수의 인터페이스를 장기 USB 송수산부대의 하나 이상의 인터페이스의 중에서 선택하여, 해당 논리 디바이스에 접속하는 제어부(4)를 갖고 있다.

THE

41

四周科

刀金子()

본 발명은 USB 인터페이스를 구비한 전자기기에 관한 것이다.

组名기会

컴퓨터와 각종 전자기기를 접속하기 위한 버스로는 USB(Universal Serial Bus)가 있다. 이 USB는 두 전호 선과 두 전원선을 내포한 케이블 버스이다. 많은 퍼스널 컴퓨터 및 그 주변 기기는 이 USB에 대응하는 인 터페이스를 구비한다.

USB 인터페이스는 하나의 호스트 컴퓨터에 대해 하나 또는 복수의 디바이스를 접촉시킨 사스템을 전제로 고인되었다. 이 USB를 통해 호스트 컴퓨터에 접촉된 디바이스를 일반적으로 USB 디바이스라 한다.

호스트 컴퓨터에 USB 디바이스가 접속되면, 호스트 컴퓨터는 그 USB 디바이스에 대해 고유한 어드레스를 활당한다. 또한, USB 디바이스는 호스트 컴퓨터와의 통신을 중단하기 위한 엔드포인트를 다수 규비한다. 호스트 컴퓨터는 OI USB 디바이스의 엔드포인트와 통신을 행한다.

고려데, 다수의 기능을 탑재한 소형 휴대 전자기기에 관해 검토증이다. 이와 같은 다기능 휴대형 전자기 기와 호스트 컴퓨터를 USB 인터페이스를 사용하여 접속하는 경우, 휴대 전자기기내에 각 기능마다 엔드포 인트를 고정적으로 설치할 필요가 있다. 그러나, 그와 같은 엔드포인트를 각 기능마다 설치하는 것은 소 형화가 요구되는 휴대형 전자기기에 있어서 바람직한 것이 마니다. 또한, 이와 같은 휴대형 전자기기에

관하며 다수의 기능을 동시에 사용할 필요성은 그 정도는 마닌 상황이다.

발명의 상목을 설명

본 발명은 이상 설명한 사정을 고려하여 이루어졌으며, 적은 수의 소규모 인터페이스를 사용하여 USB를 통해 다수의 기능을 제공하는 것이 가능한 전자기가를 제공하는 것을 목적으로 한다.

이 목적을 달성하기 위해 본 발명은, USB를 통해 정보의 승수신을 행하는 적이도 하나의 엔드포인트를 구 비한, USB 승수신부, 성기 USB 승수신부를 통해 호스트 컴퓨터와 정보의 승수신을 행하는 적어도 하나의 논리 디버이스를 포함하는 디버이스부, 및 상기 호스트 컴퓨터가 상기 디바이스부에서 소정의 논리 디바이스를 사용할 때, 해당 논리 디바이스와 상기 호스트 컴퓨터간의 정보의 송수신에 필요한 엔드포인트를 상기, USB 승수신부내의 엔드포인트 중에서 선택하여 해당 논리 디바이스에 접속하는 제대부를 구비하는 것을 특징으로 하는 전자기기를 제공한다.

CDO ADA NO

도 1은 본 발명의 제1 실제에에 대론 이동기를 포함하는 통상 시스템의 구성을 나타내는 블록모이다.

도 2는 본 발명의 제1 실시에에 있어서 USB 승수선부의 구성을 나타내는 블록도이다.

도 3은 본 발명의 제1 실시에의 동작을 나타내는 시퀀스 도이다.

도 4는 본 발명의 제1 실시에의 동작을 나타내는 시퀀스 도이다.

도 5는 본 발명의 제2 실시에에 따른 이동기를 포함하는 통신 시스템의 구성을 나타내는 불록모이다.

도 6은 본 발명의 제2 실시예의 동작을 나타내는 시퀀스 도이다.

도 7은 본 발명의 제2 실시예의 동작을 나타내는 시퀀스 도이다.

도 8a, 도 8b 및 도 8c는 상기 제2 실시예의 다른 동작에를 나타내는 도면이다.

도 9는 도 8a, 도 8b 및 도 8c의 동작에에 대응하는 시퀀스 도이다.

도 10은 본 발명의 제3 실시에에 따른 이동기를 포함하는 통산 시스템의 구성을 나타내는 블록도이다.

会人が

이하, 도면을 참조하여 본 발명의 바람직한 실시에에 관해 설명한다.

[1] 제1 실시에

[1.1]실시예의 구성

도 1은 본 발명의 제1 실시예인 이동기(1)를 포합하는 통신 시스템의 구성을 LIET내는 블록도이다. 도시에 LIET낸 바와 같이, 이 통신 시스템은 이동기(1)와 호스트 컴퓨터(2)를 USB 케이블(7)에 의해 접속함으로써 미루어진다. 이동기(1)는, 예컨대 다기는 휴대 전자기기이며, USB 송수신부(3), 제어부(4), 디바이스 전환부(5) 및 디바이스부(6)를 갖고 있다.

USB 승수신부(3)는 3개의 인터페이스(10~12)를 갖고 있다. 여기서, 인터페이스(10)에는 #0, 인터페이스 (11)에는 #1, 인터페이스(12)에는 #2로, 각 인터페이스에는 USB 중수신부(3)내에서 식별 가능한 인터페이스 번호가 부여된다. 인터페이스(10~12)에 관해서는 나중에 상세히 설명한다.

USB 송수산부(3)는 접속 라인(기)에 의해 제어부(4)에 접속되고, 접속 라인(74)에 의해 C(바이스 전환부 (5)에 접속된다.

[대비미스부(6)는 복수의 논리 대비미스(6·1~6·5)를 갖고 있고, 각 논리 대비미스는 집속 라인(75~79)에 의해 대비미스, 전환부(5)에 접속된다. 마를 논리 대비미스로는 음성 통신 대비미스, 패킷 통신 대비미스, 전화번호부(교환 대비미스, 비제한 대지열 통신 대비미스, 프린터, 모뎀 등이 있다.

대비이스 전환부(5)는 접속 라인(75~79) 중 하나를 전택하며, 선택된 라인과 접속 라인(74)을 접속시키는 전환 스위치이다: 예컨대, 접속 라인(75)이 선택된 경우, 호스트 컴퓨터(2)는 USB 송소산부(3), 접속라인(74) 및 접속 라인(75)을 통해 논리 대바이스(6-1)와 통신 가능하게 된다.

제대부(4)는 접속 라인(72)에 의해 디바이스 전환부(5)에 접속되고, 접속 라인(73)에 의해 디바이스부 (6)에 접속된다. 제어부(4)는 다음과 같은 정보를 기억하고 있다.

<1>논리 [집바이스(6-1~6-5)의 기능 일람

<2>각 논리 디바이스의 사용에 필요한 각 인터페이스의 대체 설정치

<3> 인터페이스 수, 인터페이스 번호, 엔드포인트 수, 엔드포인트 번호 등, 이동가(1)혹의 USB 인터페이스 정보

제어부(4)는 USB 송수신부(3) 및 USB 케이블(?)을 통해 호스트 컴퓨터(2)에 상기 기능 정보를 통지할 수 있다. 또한, 제어부(4)는 USB 케이블(?) 및 USB 송수신부(3)를 통해 호스트 컴퓨터(2)로부터 원하는 낏능 의 자서를 수취하며, 그 기능에 대응하는 디버이스부(6)대의 논리 디버이스를 호스트 컴퓨터(2)에 접속하 기 위한 전환 제어를 하는 것이 가능하다. 이 전환 제어의 세부 사항에 관해서는 후술한다.

도 2는 USB 송수신부의 기본 구성을 나타내는 블록토미다.

도 2에 도시한 USB 증수신부(3)는 3개의 인터페이스(10×12)로 구성되어 있다. 이를 인터페이스(10×12).

는 각각 2개의 엔드포인트(Olor, EP라 함)를 갖고 있다.

여기서, EP는 이동기(1)촉의 USB 인터페이스를 구성하는 기본 단위이고, 데이터 전송의 여러 가지 형태에 대응하며 다양한 종류의 EP가 사용된다. 각 EP는 USB 디바이스(이 실시에에서는 이동기(1))내에서 각각 고유한 인식번호(EP 번호)를 갖고 있고, 이 EP 번호에 의해 각각이 식별될 수 있다. 또한, 인터페이스에 따라 복수의 엔드포인트를 하나의 그룹으로 취급하는 것이 가능하다.

다음 설명은 인터페이스(10~12)에 관한 것이다. 미하 설명에서는 (N 은 USB 디바이스(이 실지에에서는 이동기(1)) 속에서 호스트 컴퓨터 촉으로의 전송 방향을 의미하며, 'OUT'은 호스트 컴퓨터 축에서 USB 티 바미스 촉으로의 전송 방향을 의미한다.

(a) 인터페이스(10)

인E(페이스(10)는 EPO 및 PT을 갖고 있으며, 이들은 다음과 같은 기능을 갖는다.

용선, EPO은 컨트롤 전송용 엔드포인트이다. 이것은 USB 디바이스와 호스트 컴퓨터가 서로 접속하며 통신 가능하지는 시점에서 행해지는 셋업에 사용된다. 이 EPO을 사용하여 행해지는 셋업에 관해서는 다중에 상 세하 설명한다.

다음에, EPI은 인터럽트 전송용 엔드포인트이다. EPI은 USB 디바이스 축에서 호스트 컴퓨터 측으로 보내는 여러 가지 통지의 IN 방향 인터럽트 전송에 사용된다.

(b) 인터페이스(II, I2)

인터페이스(11)는 EP2 및 EP3을, 인터페이스(12)는 EP4 및 EP5를 갖고 있다.

면2~만5는 발크 건송 또는 (SQ(등시성) 건송에 사용될 수 있다. 또한, 이름 엔드포인트에 의해 행해지는 데이터 건송의 타입을 발크 건송에서 (SD 전송으로, 또는 (SD 건송에서 발크 건송으로 바꾸는 것도 가능 하다: 게다가, 같은 (SD 건송에서도 데이터 전송량의 전환을 행하는 것이 가능하다;

OI EP2~EP5의 데이터 전송 타입의 전환은 인터페이스의 대체 설정을 이용함으로써 행해진다.

본 실시에에서 인터페이스의 대체 설정은 다음과 같이 정의된다.

대체 설정 0; 벌크 전송 IN/OUT 모드 (64 HIOI트)

대체 설정 1. ISO 전승 IN/OUT 모드 (8 HOI트)

대체 설정 2: ISO 전승 IN/OUT 모드 (16 HHOI트)

대체 설정 3. ISO 전승 IN/OUT 모드 (32 HIO)트)

대체 설정 4. ISO 전송 IN/OUT 모드 (64 HIOI트)

대체 설정 5. ISO 전송 IN/OUT 모드 (128 HID)트)

장기 설정에 의해, 각 인터페이스가 클라이언트 어플리케이션에 대응하는 것이 가능해진다.

[1.2] 실시예의 동작

도 3은, 이동기(1)가 USB 케이블(7)에 의해 호스트 컴퓨터(2)에 접속되었을 때 호스트 컴퓨터(2)와 이동 기(1)의 제어본(4) 사이에서 행해지는 옛업 순서를 나타내는 시퀀스 도이다.

호스트 컴퓨터(2)는 이동기(1)의 접속을 검지 하면(단계 S1), USB 케이블(7)을 통해 이동기(1)내의 USB 송수신부(3)에 리셋 신호를 송신한다(단계 S2), 이동기(1)의 USB 송수신부(3)는 이 리셋 신호를 수신하다. 제어부(4)에 보낸다. 제어부(4)는 이 리셋 신호를 수신하으로써 초기화되어, 트랜잭건에 대해 응답 가능한 상태가 된다. 이렇게 하여 이동기(1) 축의 리셋이 완료하면, 호스트 컴퓨터(2)와 이동기(1)내의 단0간에 다음트 파이프가 형성되어, 이 다음트 파이프를 통한 컨트롤 전송이 가능해진다.

그리고, 호스트 컴퓨터(2)는 마동기(1)의 셋업을 시작한다. 우선, 호스트 컴퓨터(2)는 마동기(1)의 EPO을 상대로 한 컨트롤 전송을 시작한다. 미 컨트롤 전송의 셋업 단계에서, 호스트 컴퓨터(2)는 Get Descriptor를 송신하여 디바미스 디스크립터를 요구한다(단계 S3). 디듬에 미동기(1)의 제어부(4)는 컨트롤 전송의 데미터 단계에서 디바미스 디스크립터를 호스트 컴퓨터(2)에 송신한다(단계 S4). 호스트 컴퓨터(2)는 컨트롤 전송의 상태 단계에서 미동기(1)의 EPO으로 지정된 길이 이의 데이터 패킷을 송신함으로써, 디스크립터가 정상적으로 수신되었다는 것을 통지한다(단계 S5).

이렇게 하여 호스트 컴퓨터(2)에 승신된 디바이스 디스크립터는 미동기(1)에 관한 일반 정보를 갖고 있다. 이 일반 정보에는 미동기(1)의 프로토를 코드, EPO의 최대 패킷 사이즈 등의 정보가 포함되어 있다.

호소트 컴퓨터(2)는 이 티바이스 디스크립터를 수취하면, 이동가(1)에 대해 고유한 어드레스(이하, 디바이스 어드레스라 함)를 활당한다(단계, S6). 호스트 컴퓨터(2)는 디바이스 어드레스의 활당이 완료하면, 이동기(1)에 Set Address 명령을 송산하여, 디바이스 어드레스를 보고한다(단계 S7), 이것에 의해, 이동기(1) 측에서 디바이스 어드레스카 설정된다(단계 S8).

[대단이스 어드레스의 설정이 완료하면, 호스트 컴퓨터(2)는 셋입 단계에서 Get Descriptor를 이동기(1)의 제어부(4)에 다시 송산하여, 구성 디스크립터를 제어부(4)에 요구한다(단계 S9), 제어부(4)는 Bet Descriptor를 수산하면, 데이터 단계에서 구성 디스크립터를 호스트 컴퓨터(2)에 송산한다(단계 S10), 호스트 컴퓨터(2)는 상태 단계에서 이동기(1)의 BRO으로 지정된 길이 따 데이터 패킷을 송산함으로써, 디스크립터가 정상적으로 수산되었다는 것을 통지한다(단계 S11).

이렇게 하여 제어부(4)로부터 호스트 컴퓨터(2)에 송신되는 구성 디스크립터에는, 제어부(4)에 기억되어

있는 정보 중 다음 정보가 포함되어 있다.

지> 마음기(1)내의 논리 디바이스(6+)~6-5)의 기능 일람을 포함하는 네트맵 테이블

호스트 컴퓨터(2)는 이것을 수취함으로써 이동기(1)내의 논리 디바이소(6-1~6-5)의 가능 구성을 파악하는 것이 가능해진다.

《2》인터페이스 수, 인터페이스 번호, 엔드포인트 수, 엔드포인트 번호 등, 이동기(1)측의 USB(인터 페이스 정보

호조트 컴퓨터(2)는 이 구성 디스크립터를 수취하면, 각 엔드포인트의 변호와 인터페이스 변호와의 관계를 파악함과 동시에, 이동기(1)의 구성을 이래와 같이 설정한다(단계 \$12).

우선, 호스트 컴퓨터(2)는, 도시하지 않은 메모리에 기억된 미통기(1)의 타 및 인터페이스 구성에 관한 정보를 초기 설정한다. 대기사, 내 및 12의 대체 설정은 D으로 한다.

다음에, 호스트 컴퓨터(2)는 사용할 논리 디바이스에 관한 정보의 초기 설정을 한다. 이 때 호스트 컴퓨터(2)는 이동기(1)내의 논리 디바이스(6-1~6-5) 중에 어떤 논리 디바이스를 사용할지를 지정하지 않고 그 다음에, 사용할 논리 디바이스가 결정된 경우에 그에 따라 설정을 변경할 수 있도록 논리 디바이스에 관한 정보의 초기 설정을 한다.

다음에, 호스트 컴퓨터(2)는 컨트롱 전승의 셋업 단계에서 Set Configuration을 송신하며(단계 SI3), 단계 SI2에서 설정한 것과 같이 인터페이스의 기능 설정을 할 것을 요구한다. 이동기(1)의 제어부(4)는 이 Set Configuration 명령에 따라 인터페이스 설정을 한다(단계 SI4),

이와 같이 이동기(1)의 셋업이 완료한다.

다음에; 도 4는 호스트 컴퓨터(2)측으로부터 논리 디바이스의 사용 요구가 있는 경우의 등작을 나타내는 시퀀스 도마다. 이 시퀀스에서는 호스트 컴퓨터(2)가 논리 디바이스(6-1)를 사용한다고 기정한다.

우선, 호스트 컴퓨터(2)는 이동기(1)의 EPO으로 지정된 컨트롤 전송을 시작하여, 그 셋업 단계에서 Select Service를 송신한다(단계 S101). 이 Select Service는 원하는 서비스를 요구하는 명령이다. 다음 메, 호스트 컴퓨터(2)는 데이터 단계에서, 요구 서비스에 대응하는 이동기(1)내의 논리 디바이스를 지정하는 데이터를 이동기(1) 측에 송신한다(단계 S102). 제어부(4)는 이와 같이 요구 서비스에 관한 통지 메시지 및 사용하는 디바이스가 논리 디바이스(6-1)라는 통지 메시지를 수신하면, 상태 단계에서 데이터가 정상적으로 수신되었다는 것을 호스트 컴퓨터(2)에 통지한다(단계 S103).

다음에, 제어부(4)는 논리 디바이스(6-1)가 사용 가능한지 여부를 판단한다(단계 \$104), 여기서, 논리 디바이스(6-1)가 사용 가능하지 않은 경우, 제어부(4)는 인터페이스(40)(EPI)를 이용한 인터럽트 전송에 의해, 그 뜻을 나타내는 정보를 포함하는 Request_Acknowledge를 호스트 컴퓨터(2)에 송신한다(단계 \$105), 이것에 의해, 호스트 컴퓨터(2) 속에서는 사용자에 대해 요구 서비스의 거부가 통지되어, 처리가 종료한다.

이와 달리, 논리 디바이스(6-1)가 사용 가능한 경우, 제어부(4)는 인터페이스(10)(단1)를 이용한 인터럽 트 전송에 의해, 그 뜻을 나타내는 정보를 포함하는 Request_Ackgowledge를 호스트 컴퓨터(2)에 송신한다 (단계 \$106). 다음에, 제어부(4)는 사용 요구가 있었던 논리 디바이스(6-1)에 대응하는 접속 라인(75)과, 접속 라인(74)을 접속해야 한다는 뜻의 명령을 디바이스 전환부(5)에 출력한다. 이 명령을 수신하면, 논 리 디바이스 전환부(5)는 접속 라인(74)과 접속 라인(75)를 접속한다(단계 \$107).

한편, 호스트 컴퓨터(2) 속에서 논리 디바이스(6-1)가 사용 가능하다는 것을 나타내는 Request_Acknowledge를 수취하면, 컨트롤 전송의 셋업 단계에서, 사용할 논리 디바이스(6-1)에 대응하는 인터페이스의 대체 설정치를 이동기(1)에 요구한다(단계 S108).

이 대체 설정치 요구를 수신하면, 이동기(1)의 제어부(4)는 데이터 단계에서, 논리 디바이스(6-1)를 사용할 때에 필요한 인터페이스의 대체 설정치를 호스트 컴퓨터(2)에 송산한다(단계 \$109).

호스트 컴퓨터(2)는 이 대체 설정치를 수신하면, 상태 단계에서, 송신이 성공했다는 뜻을 이동기(1) 축에 통지한다(단계:8110):

또한, 호즈트 컴퓨터(2)는 대체 설정치를 수신하면, 서비스를 받는 데에 있어서, 이동기(1)로부터 통지된 인터페이스의 대체 설정치를 그대로 두어도 되는지를 판단한다(단계 \$111).

이 단계 SIT의 판단 결과, 대체 설정치에 문제가 없는 경우에는, 호스트 버퍼에 대하여, 미동기(1) 흑의 단2~EP5에 해당하는 버퍼 영역이 형정되어, 호스트 버퍼와 미동기(1)흑의 각 EP 사이에 파이프가 형성된다. 그 후, 호스트 컴퓨터(2)는 접속된 미동기(1)내의 논리 디바이스(6-1)와의 사이에서 요구 서비스에 대응하는 통신을 사작한다(단계 SIT8).

한편, 단계 SI11의 판단 결과, 인터페이스의 대체 설정치에 불만이 있는 경우, 호스트 컴퓨터(2)는 이동 기(1)의 EFD을 상대로 한 컨트를 전송의 셋업 단계에서 Set Interface를 송신하여, 각 단의 대체 설정을 전환할 것을 제어부(4)에 요구한다(단계 SI12, SI15). 이 Set Interface 명령을 수신하면, 이동기(1)는 요구의 송신이 성공했다는 것을 상태 단계에서 통지한 뒤(단계 SI13, SI16). 각 인터페이스의 대체 설정 을 전환하여, 그 대체 설정치에 해당하는 상대에 각 FD를 설정한다(단계 SI14, SI17).

에컨대, 사용할 서비스가 ISON 통신 서비스인 경우에는, (921/0931 통신을 위해 한쪽의 인터페이스(예컨 대, 인터페이스(II))에는 발크 전송용 대체 설정 001, 8 채널 통신을 위해 다른 쪽의 인터페이스(예컨대 인터페이스(42))에는 ISO 전송용 대체 설정 2기 설정된다. 이와 같이, 2 채널에서의 데이터 통신이 가능 해진다. 그러나, ISO 전송용으로서 32 바이트 이상의 데이터 전송 능력이 필요한 경우, 대체 설정은 3~5 가된다. 이 때문에, 이 예에서는 호스트 컴퓨터(2)까 인터페이스(12)의 대체 설정을 3~5로 비꾸도록 요 구하여, 이 전환 요구를 받으면 제어부(4)는 인터페이스(12)의 대체 설정을 진환한다. 이와 같이, 각 인터페이스의 대체 설정의 전환이 종료하면, 호스트 배퍼와 EP 사이에 파이프가 행정된다. 그리고, 호스트 컴퓨터(2)는 접속된 이동기(1)내의 논리 디바이스(6-1)와의 사이에서 요구 서비스에 대용하는 통신을 시작한다(단계 \$116).

또한, 음성 통신 디바이스 또는 모델 등이 논리 디바이스(6-1)로서 사용되는 경우에는, IN/O대에 대한 1 성의 단를 갖는 것으로 충분하다. 이 때문에, 호스트 컴퓨터(2)는 2개의 인터페이스 대신 1개의 인터페이 스를 사용하여, 원하는 논리 디바이스를 사용할 수 있다.

이와 같이, 본 실시예의 이동기(1)에 의하면, 다수의 논리 디바이스에 대해 1개의 USB 인터페이스를 마련하는 것으로 충분하기 때문에, EP의 수를 줄이는 것이 가능해진다.

또한, 본 실시에에서는 다음과 같은 변형에가 고려될 수 있다. 즉, 도 3에 나타면 셋업 동작의 단계 \$10에서; 미동기(1)내의 모든 논라 디바이스에 대해 각 논라 디바이스의 사용에 필요한 인터페이스의 대체 설정치를 미동기(1)로부터 호스트 컴퓨터(2)에 송산하도록 하는 것이다. 이와 같이 한 경우, 호스트 컴퓨터(2)가 원하는 논리 디바이스의 사용하는 도 4의 시퀀스에서, 사용할 본리 디바이스의 대체 설정치를 호스트 컴퓨터(2)가 미동기(1)로부터 수신하는 처리(단계 \$108, \$109)를 생략할 수 있다.

[2] III2 & AIM

[2.1] 실시에의 구성

도 5는 본 발명의 제2 실시에에 따른 이동기(IA)를 포함하는 통신 시스템의 구성을 나타내는 블록도이다. 이 도면에서 전출한 도 1의 각 부분에 해당하는 부분에는 동일한 부호가 부여된다. 이 통신 시스템에 있 어서, 이동기(IA)는 7개의 포트를 갖고 있다. 이들 각 포트는 물리적으로 독립한 전송로가 애니라, 호스 트 컴퓨터(2)와 이동기(IA)를 연결하는 통신 채널에 상당하는 것이다. 모든 포트가 물리적으로는 하나의 USB 케이블을 이용한다.

호스트 컴퓨터(2)에는 하나 또는 다수의 IE(Terminal equipment)가 접속된다. 각 IT는 호스트 컴퓨터(2) 로부터 물리적으로 독립한 단독 하드웨어가 될 수도 있고, 호스트 컴퓨터(2)에 인스톨된 어플리케이션 소 프트웨어가 될 수도 있다. 각 IE는 이동기(1A)의 포트 중 하나를 선택하여, 이 포트를 통해 이동기(1A) 내부의 논리 디비이스를 사용할 수 있다.

다음에, 본 실시에에 있어서의 이동기(1A)의 내부 구성에 관해 설명한다. 이동기(1A)의 USB 승수산부(3)는 n개의 포트에 대응하는 인터페이스 블록(3-1~3-n)과, 모든 포트 공용의 컨트롤 전송용 엔드포인트인 EPO으로 구성된다. 이들 각 인터페이스 블록(3-k)(k-1~n)은 인터페이스(10, 1), [2)를 갖고 있다. 여기서, 인터페이스(10)는 EP1을, 인터페이스(11)는 EP2 및 EP3을, 인터페이스(12)는 EP4 및 EP5를 각각 갖는다. 각 엔드포인트의 기능은 제1 실시에에 관해 설명한 것과 같다.

여기서, 각 포트에 대응하는 인터페이스 블록(3+)의 인터페이스(11, 12)에는 해당 포트 내에서 각각을 식별하기 위한 식별자(10, 101)가 각각 부여된다.

인터페이스, 블록(3~1)의 인터페이스(10)에는 #0, 인터페이스(11)에는 #1, 인터페이스(12)에는 #2, 인터페이스(10)에는 #3 등, 각 인터페이스 블록의 각 인터페이스에는 USB 송소신부(3) 내에서 수별 가능한 인터페이스 변호가 부여된다.

또한, 디바이스 전환부(5)는 제의 포트에 대응하는 스위치(SW-SWn)에 의해 구성된다. 각 포트에 대응하는 스위치(SWk)는 인터페이스 블록(3-k)을 USB 디바이스부(6)내의 하나의 높리 디바이스에 접속한다. 어떤 논리 디바이스를 인터페이즈 블록(3-k)에 접속할지는 제어부(4)에 의해 제어된다.

기능 관리부(8)는 USB 디바이스부(6)내의 각 논리 디바이스(6-k)(k=1-m)의 사용 상황을 감시하며, 각 포 투마다 이용 가능한 논리 디바이스를 관리하는 수단이다. 도 5에 LIEHU 구성의 경우, 논리 디바이스가 전혀: 사용되지 않을 때에는, 어떤 포트를 이용하더라도 모든 논리 디바이스 중에서 원하는 논리 디바이스 를 선택하여 사용할 수가 있다.

[2.2] 설시예의 동작

다음에 본 실시예의 동작에 관해 설명한다.

이동기(14)가 USB 케이블(7)에 의해 호스트 컴퓨터(2)에 접속되면, 이동기(14) 및 호스트 컴퓨터(2) 양속 에서 소점의 순서에 따라 초기화가 행해진다. 이 초기화에 있어서, 호스트 컴퓨터(2)는 미동기(14)에 대 해 하나의 어드레스를 부여한다. 또한, 이동기(14)에서는 모든 인터페이스의 대체 설정치가 0으로 설정된 다. 또한, 미동기(14)에서 호스트 컴퓨터(2)로 디스크립터가 송신된다.

이 디스크립터는 각 포트마다 다음 2개의 정보를 포함하고 있다.

a. 해당 포트에 의해 이용 기능한 기능의 일람

도 5에 나타낸 구성에서는 논리 디바이스(6-1~6-n)의 각 기능이 각 포트마타 이용 가능한 기능의 일람으로서 중신된다. 이와 같이 각 포트에 대해서 모든 논리 디바이스를 이용 가능하게 하는 대신, 각 포트마다 미용 가능한 논리 디바이스를 서로 다르게 해도 된다. 그 경우에는, 각 포트마다 개별적인 기능 일람이 개별적으로 송신된다.

b. 해당 포트에 설정된 인터페이스의 수 및 대체 설정

마을 데미터를 수취함으로써, 호스트 컴퓨터(2)는 , 예컨대 다음과 같이, 각 포트마다 인터페이스 번호와 해당 인터페이스에서 사용되는 엔드포인트간의 대용 관계를 따약할 수 있다. <예>

포트를 인터페이스 번호 [타]

인터페이스 방호 2 EP2

일터페이스 번호 2 EP3

인터페이스 변호 3 EP4

인터페이스 번호 3 단5

포트 2 인터페이스 번호 4 EP6

인터페이스 번호 5 EP7

인터페이스 번호 5 EP8

인터페이스 번호 6 단9

인터페이스 변호 6 타10

(미하, 생략)

[마면 | TEXP | 호스트 | 컴퓨터(2)에 | 접속되었다고 기정하면, 본 실시에의 등작 시퀀스는 '도 6에 다타면 것과 같다.

이 경우, 호스트 컴퓨터(2)에 접속된 TE는 해당 TE가 지원하는 기능을 호스트 컴퓨터(2)에 통지한다(단계 S201), 다음에, TE는 이동기(TA) 축의 포트 중 하나(예컨대, 포트(k))를 선택한다.

다음에, 호스트 컴퓨터(2)는 이동기(1A)내의 EPO을 상대로 컨트롤 전송을 시작하여; 그 셋입 단계에서 Put TE Capability를 송신한다(단계 S202). 이 Put TE, Capability는 TE가 사용할 가능성이 있는 서비스를 통지하는 명령이고, TE가 선택한 포트(k)에 해당하는 인터페이스 변호를 포함하고 있다. 다음에, 호스트 컴퓨터(2)는 데이터 단계에서, TE가 사용할 가능성이 있는 서비스를 나타내는 데이터를 이동기(1A)에 송신한다(단계 S203).

다음에, 이동기(1A)의 제어부(4)는 상태 단계에서; Put_TE_Capability 및 이것에 이어지는 데이터의 중신 이 성공했다는 것을 호스트 컴퓨터(2)에 통지한다(단계 \$204).

다음에, 제어부(4)는 단계 S202에서 수신한 명령내의 인터페이스 번호로부터, TE에 의해 선택된 포트가 포트(k)라는 통지를 받고, 그 포트(k)를 이용하여, 단계 S203에서 통지를 받은 서비스에 대응하는 논리 디바이스를 사용할 수 있는지 여부를 가능 관리부(8)에 문의한다. 그러고, 포트(k)를 이용하여 해당 서비 스에 대응하는 논리 디바이스를 사용할 수 있는 경우에는, 포트(k)에 대응하는 안터페이스(10)를 이용한 인터럽트 전송이 Request Acknowledge를 호스트 컴퓨터(2)에 전달하는데 사용된다(단계 S205).

다음에, 도 7에 나타낸 동작 시퀀스 도를 참조하며, TE가 이동기(TA)내의 논리 데바이스에 의한 서비즈를 수신할 때까지의 본 실시에의 동작을 설명한다.

우선, TE는 원하는 서비스를 호스트 컴퓨터(2)에 요구한다(단계 \$301). 호스트 컴퓨터(2)는 이 요구를 수 신하면, 이동기(1A)내의 EPO으로의 컨트를 전송을 행한다. 이 컨트롤 전송에서는, 셋압 단계에서 Select_Service가 전달된다(단계 \$302), 이 Select_Service는 TBM 의해 사용되는 포트(k)에 해당하는 인 터페이스 변호 중 하나를 포함하고 있다. 이어서, 데이터 단계에서는, 단계 \$301에서 요구된 서비스를 지 정하는 데이터가 송신된다(단계 \$303).

다음에, 이동기(14)의 제어부(4)는 데이터 단계에서, 서비스 요구의 승선이 성공했다는 것을 호스트 컴퓨터(2)에 통지한다(단계 8304):

[다음에, 이동기(14)의 제어부(4)는 단계 S302에서 수산한 명령내의 인터페이스 번호로부터, TE가 사용하고 있는 쪼트(k)를 판단하며, 단계 S303에서 통지를 받은 서비스에 대용하는 논리 디바이스를 그 포트(k)에서 사용할 수 있는지 여부를 기능 관리부(8)에 분의한다. 그리고, 요구 서비스에 대응하는 논리 디바이스를 사용할 수 있는 경우, 제어부(4)는 해당 포트(k)에 대응하는 스위치(SWk)에 지시를 보내, 해당논리 디바이스를 해당 포트(k)에 대용하는 인터페이스 블록(3-k)에 접속한다(단계 S305)

그리고, 제어부(4)는 포트(k)에 대응하는 인터페이스(10)를 이용한 인터립트 전송을 하며, Request Acknowledge를 호스트 컴퓨터(2)에 반송한다(단계 \$306)

다음에, 제어부(4)는, 포트(k)에 대응하는 인터페이스(10)를 이용한 인터립트 전송에 있어서, 서비스에 사용하는 각 인터페이스마다 그 식별자와 인터페이스 번호를 포함하는 Notify_Interface_Number를 호스트컴퓨터(2)에 중신한다(단계 \$307):

다음에, 호스트 컴퓨터(2)는 포트(k)를 통해 서비스를 수신하는 데에 있어, 각 인터페이스에 대해 대체 설정을 할 필요가 있는지 여부를 판단한다. 그리고, 필요한 경우에는, 이동기(1A)내의 EPO으로 지정된 컨 트롤 전송을 시작하여, 그 셋업 단계에서 해당 대체 설정을 위한 Set_Interface를 중신한다(단계 S308). 미 Set_Interface는 대체 설정을 해야하는 인터페이스의 인터페이스 번호와, 데이터 전송 타입, 전송 가 능한 데이터를 등을 지정하는 대체 설정치를 포함하고 있다.

이동기(1A)의 제어부(4)는 이 Set Interface를 수신하면; 수신 정보내의 인터페이스 변호에 해당하는 인 터페이즈에 대해 수신 정보내의 대체 설정치에 해당하는 대체 설정을 한다(단계 \$308). 또한; 제어부(4) 는 Set Interface의 충신이 성공했다는 것을 호스트 컴퓨터(2)에 통지한다(단계 \$309). 이것에 의해, TE 와 단계 \$305에서 포트(k)에 접속된 이동기(1A)내의 논리 대비이스 사이에서, 요구 서비스에 대응하는 통 신미 시작된다(단계 \$310)

다음에 본 실시에의 다른 동작에에 관해 설명한다. 본 실시에에 있어서는, 도 8ag 도 8c에 에시하는 것과 같은 형태로 논리 디바이스를 사용하는 것도 가능하다. 우선, 도 8a에 나타낸 바와 같이, 제다고가 포트 (1)을 통해 논리 디바이스(6-1)에 접속되어 제1 TE는 논리 디바이스(6-1)의 사용을 사작한다. 다음에 도 86에 나타낸 바와 같이, 제2 TE가 포트(2)를 통해 논리 디바이스(6·2)(예컨대, 음성 통신 디바이스)에 접속되어, 제2 TE는 논리 디바이스(6·2)의 사용을 사직한다. 다음에, 제2 TE는 FAX 통신으로 전환될 필요가생기, 도 86에 나타낸 바와 같이, 포트(2)에 접속된 논라 디바이스를 논리 디바이스(6·2)에서, 예컨대 논리 티바이스(6·3)로 변경한다.

도 \$= 이상 설명한 동작에에 있어서, 각 TE) 호스트 컴퓨터(2) 및 이동기(14) 사이에서 교환되는 통산을 나타내는 사원스 도이다. 도 9에서, 단계 \$301부터 단계 \$310까지는 도 86에 나타낸 상태가 되기까지의 사원스이고, 이에 관해서는 이미 도 7을 참조하면 설명했다.

단계 S311~S319는 도 86에 나타낸 상태가 되기까지의 시퀀스이다..여기서는, 포트(2)를 미리 선택한 제2 TE가 호스트 컴퓨터(2)에 음성 통신을 요구하여, 호스트 컴퓨터(2)와 이동기(14) 사이에서 포트(2)에 논리 디바이스(6-2)(음성 통신 디바이스)를 접속하게 된다(단계 S312~S319). 이를 순서는 이미 도 7을 참조하여 설명했다.

그리고, 단계 \$321~\$329는 도 86에 나타낸 상태가 되기까지의 시퀀스이다. 음성 통신에서 FAX 통신으로 의 전환은, 컨트롤 전송에 의해 포트(2)에 접속되는 디바이스를 논리 디바이스(6-3)로 전환하고(단계 \$322~\$325), 인터페이스의 대체 설정을 FAX 통신에 해당하는 설정으로 변경(단계 \$328)함으로써 행해진 다.

이와 같이, 포트(1)에 영향을 주는 일 없이, 포트(2)에 접속되는 디바이스를 전환할 수 있다.

또한, 본 실시예에서는, 호스트 컴퓨터(2)가 원하는 서비스를 마동가(1)에 통지하여, 미동가(1) 측에서 해당 서비스에 알맞은 논리 디바이스를 선택하도록 하였지만, 호스트 컴퓨터(2)가 미동가(1)에 대해 논리 티바이스를 지정하도록 하는 것도 가능하다.

[3] 제3 실시에

도 10은 본 발명의 제3 실시에에 따른 이동기(18)를 포함하는 통신 시스템의 구성을 나타내는 블록도이다. 이 도면에 있어서 전술한 도 5의 각 분에 해당하는 부분에는 동일한 부호가 부여된다. 본실시에에서는 모든 포트에 대해 인터페이스(10)에 컨트롤 전송용 FPO이 미련된다. 이 때문에, 호스트 컴퓨터(2)는 첫입 시에 각 포트에 대해며 FPO을 통해 컨트롤 전송을 한다. 그리고, 호스트 컴퓨터(2)는 각 포트마다 독립한 디바이스라고 판단하며, 이동기(18)의 각 포트마다 어드레스를 부여한다. 이와 같이, 본실시에에서는, 각 포트마다 제1 실시에에서와 같은 동작이 가능해진다. 이 때문에, 호스트 컴퓨터(2)는 미동기(1)내에 미련된 논리 디바이스(6-1~6-m)에 대하여 포트 수(1~n)만큼 동시에 액세스하는 것이 가능해지, 1만에서의 요구 서비스에 대응하는 통신이 가능해진다. 그리고, 이동기(18)는 호스트 컴퓨터(2) 축에서의 서비스 요구에 응하여 동시에 논리 디바이스를 동작시키는 것이 가능해진다.

(分) 君子의 世界

청구항 1

범용 직렬 버스를 통해 정보를 승수신하기 위한 하나 이상의 엔드포인트를 구비한 USB 승수신부;

생기 USB 중소신부를 통해 호소트 컴퓨터와 정보를 중소신하는 하나 이상의 논리 디바이스를 포함하는 디바이스부, 및

상기 호스트 컴퓨터가 상기 디바이스부에서 원하는 논리 디바이스를 사용할 때, 해당 논리 디바이스와 상 기 호스트 컴퓨터간에 정보를 중수신하는 데 필요한 엔드포인트를 상기 USB 중수신부대의 엔드포인트의 중에서 선택하며, 해당 논리 디바이스에 접속하는 제어부를 구비하는 것을 특징으로 하는 전자기가

えいがつ

상기 USB 승수신부는 컨트롤 전승용 엔드포인트를 포함하고,

상기 제어부는, 상기 호스트 컴퓨터로부터 상기 컨트롤 전송용 앤드포인트를 통해 원하는 논리 디바이스를 지정하는 정보를 수취하며, 상기 USB 송수신부의 엔드포인트 중에서 선택된 엔드포인트를 해당 논리 디바이스에 접속하는 것을 특징으로 하는 전자기기.

청구항 3

상기 USB 승수신부는 컨트롤 전승용 엔드포인트를 포함하고,

상기 제어부는, 상기 호스트 컴퓨터로부터 상기 컨트롤 전승용 엔드포인트를 통해 원하는 서비스를 지청 하는 정보를 수취하여, 상기 USB 승수신부의 엔드포인트 중에서 전택된 엔드포인트를 해당 서비스에 대응 하는 논리 디바이스에 접속하는 것을 특징으로 하는 전자기기:

청구항 4

제1항에 있어서:

상기 제대부는, 상기 USB 중수신부에서의 인터럽트 전승용 앤드포인트를 통해 상기 호스트 컴퓨터와 인터 럽트 전승을 함으로써, 상기 논리 디바이스와 상기 호스트 컴퓨터간에 정보를 송수신하는 데 사용되는 엔 드포인트의 기능을 설정하는 것을 특징으로 하는 전자기기

청구한 5

제형에 있어서,

상기 USB 중소신부는, 각각 하나 이상의 엔드포인트로 이루어지는 다수의 인터페이스를 가지며, 이들인

터페이스 중 하나는 컨트롤 전송용 엔드포인트를 포함하고,

상기 제어보는 상기 호조트 컴퓨터로부터 삼기 컨트롤 전송용 엔드포인트를 통해 상기 원하는 논리 디바 이소를 지정하는 정보를 수취하고 상기 호스트 컴퓨터와 정보를 송수신하는 데 필요한 인터페이스를 삼 기 USB 송수신부대의 인터페이스 중에서 선택하여, 해당 논리 디바이스에 접속하는 것을 특징으로 하는 전자기기.

경구함 6

제1항에 있어서,

성기 (ISB) 송수신부는, 컨트롤 전송용 엔드포인트와, 다수의 포트에 대응하는 다수의 인터페이스 블록을 가지며, 각 인터페이스 블록은 각각 하나 또는 다수의 엔드포인트로 이루어지는 복수의 인터페이스를 갖고.

성기 제어부는, 상기 호스트 컴퓨터가 원하는 포트를 통해 원하는 서비스를 수신할 때, 상기 호스트 컴퓨터로부터 장기 컨트를 전송용 앤드포인트를 통해 상기 원하는 서비스를 지정하는 정보를 수취하며, 장기 USB 송수건부대의 해당 포트에 대응하는 인터페이스 블록을 해당 서비스에 대응하는 논리 디바이스에 접속하는 것을 특징으로 하는 전자가기.

청구항 7

제6할에 있어서,

상기 제어부는, 상기 호스트 컴퓨터가 어떤 포트를 통해 어떤 논리 디바이스를 사용하고 있는 중에 다른 포트를 통해 새로운 서비스를 받을 것을 요구하는 경우, 해당 다른 포트에 대응하는 인터페이스 불록을 해당 새로운 서비스에 대응하는 논리 디바이스에 접속하는 것을 특징으로 하는 전자기기.

청구항 8

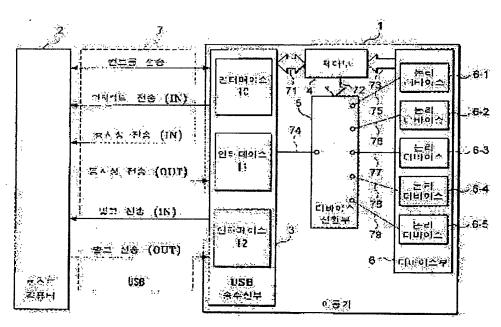
제1항에 있어서,

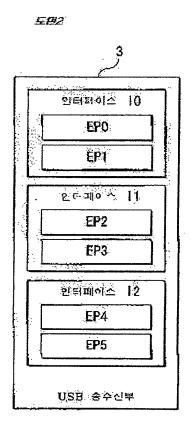
상기 USB 송수신부는 다수의 포트에 대응하는 디수의 인터페이스 블록을 갖고, 각 인터페이스 블록은 각 각 하나 또는 다수의 엔드포인트로 이루어지는 다수의 인터페이스를 가지며, 이들 인터페이스 중 하나의 인터페이스는 컨트롤 전송용 엔드포인트를 포함하고,

상기 제어부는, 상기 호스트 컴퓨터가 원하는 포트를 통해 원하는 서비스를 받을 때, 상기 USB 송수신부에서의 장기 원하는 포트에 대응하는 인터페이스 블록에 포함되는 컨트롤 연호용 엔드포인트를 통해 시기 호스트 컴퓨터로부터 상기 원하는 서비스를 자정하는 정보를 수취하며, 해당 서비스에 대응하는 논리 디바이스를 장기 USB 송수신부내의 해당 포트에 대응하는 인터페이스 블록에 접속하는 것을 특징으로 하는 천자기기:

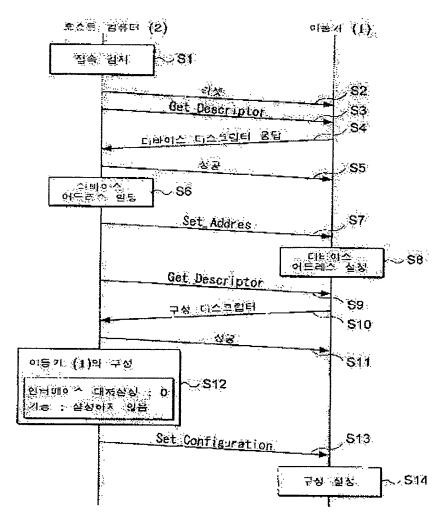
도四

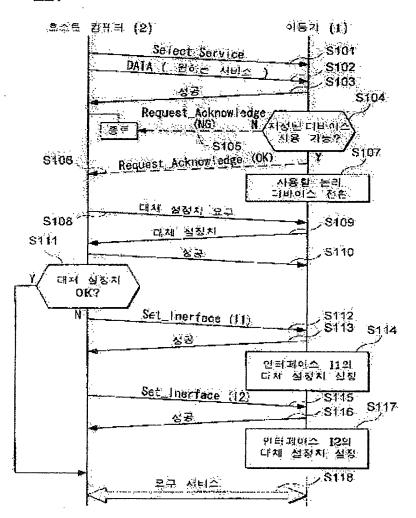
EB1

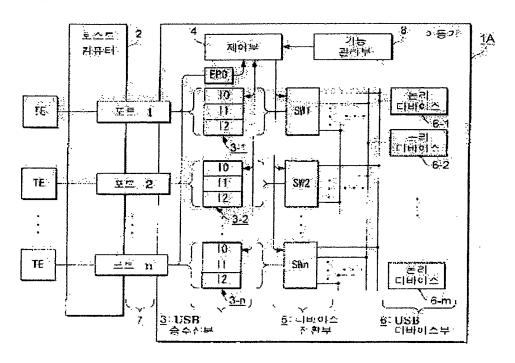




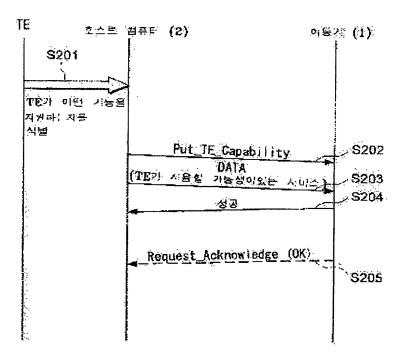
<u><u> 5</u>03</u>

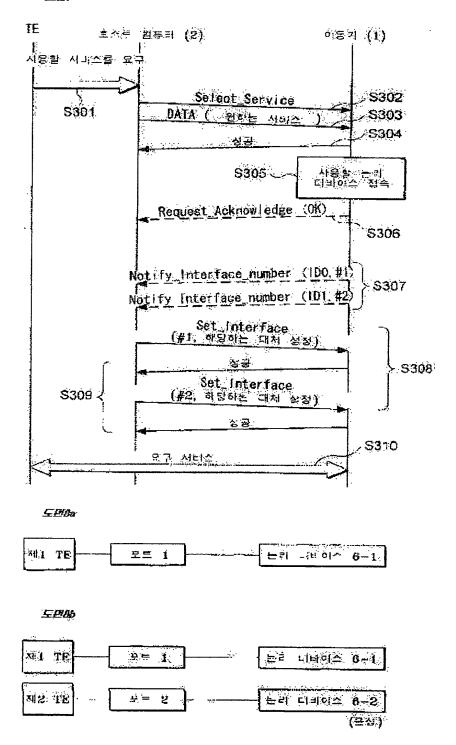


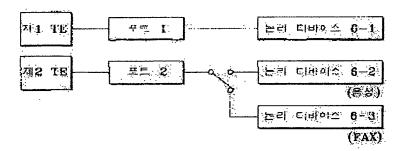




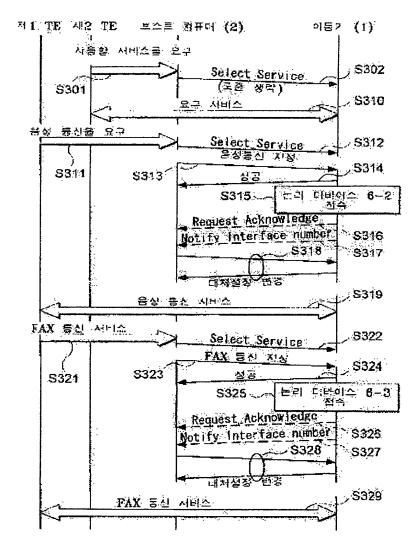
SPI6

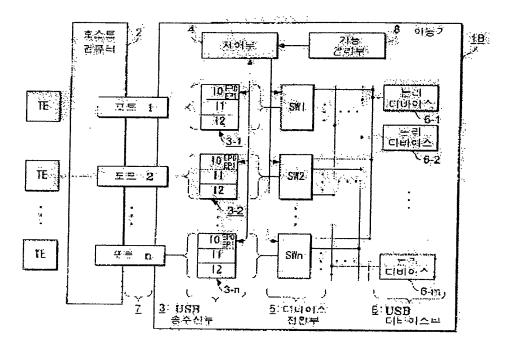






SDIO





This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

□ OTHER: ____

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.